

**Министерство образования и науки Украины
Николаевский государственный гуманитарный университет
им. Петра Могилы
комплекса «Киево-Могилянская академия»
Украинский государственный морской технический университет
им. адмирала Макарова**

**Кондратенко Ю.П.
Мохор В.В.
Сидоренко С.А.**

Verilog-HDL

для моделирования и синтеза цифровых электронных схем

Учебное пособие

Под редакцией д.т.н., профессора
Ю.П. Кондратенко

**Рекомендовано Министерством образования
и науки Украины в качестве учебного пособия**



Николаев
Издательство НГГУ им. Петра Могилы
2002